(19)日本国特許庁(JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平10-144459

(43)公開日 平成10年(1998) 5月29日

(51) Int. Cl. 6

識別記号

393

H05B 3/20

FΙ

H05B 3/20

393

審査請求 未請求 請求項の数6 書面 (全15頁)

(21)出願番号

特願平9-148390

(22)出願日

平成9年(1997)4月30日

(31)優先権主張番号 特願平8-146408

(32)優先日

平8 (1996) 5月5日

(33)優先権主張国

日本(JP)

(31)優先権主張番号 特願平8-152823

(32)優先日

平8 (1996) 5月9日

(33)優先権主張国

日本(JP)

(31)優先権主張番号 特願平8-163577

(32)優先日

平8 (1996) 5月20日

(33)優先権主張国

日本(JP)

(71)出願人 591146136

宮田 征一郎

山口県下関市長府中土居本町9-10

(72)発明者 宮田 征一郎

山口県下関市長府中土居本町9-10

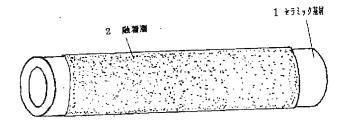
最終頁に続く

(54) 【発明の名称】 通電発熱体

(57) 【要約】

【課題】 セラミック絶縁基材の上に電熱被膜が融着し た複合構造の通電発熱体に係わる。

【解決方法】 電気絶縁性の窒化物系あるいは炭化物系 セラミック基材の表面に、珪化物組織の金属あるいは珪 化物とSiの混在組織の金属あるいはSi単体組織の金 属の膜が溶融融着した構造からなることを特徴とする。



【特許請求の範囲】

【請求項1】電気絶縁性の窒化物系あるいは炭化物系セ ラミック基材の表面に、ミクロ組織が珪化物単体組織あ るいは珪化物とSiの混在組織あるいはSi単体組織か らなる抵抗発熱材料の被膜が融着した構造からなること を特徴とする通電発熱体。

【請求項2】電気絶縁性のセラミック基材の表面に、

0. 5%以上の活性金属を含有し、かつミクロ組織が珪 化物単体組織あるいは珪化物とSiの混在組織からなる 抵抗発熱材料の被膜が融着した構造からなることを特徴 10 とする通電発熱体。

【請求項3】上記セラミック基材が窒化アルミニウム系 セラミック、抵抗発熱材料のミクロ組織が珪化物とSi の混在する組織である請求項1あるいは2のいずれかに 記載の通電発熱体。

【請求項4】上記セラミック基材が窒化ケイ素系セラミ ック、抵抗発熱材料のミクロ組織が珪化物とSiの混在 する組織である請求項1あるいは2のいずれかにに記載 の通電発熱体。

【請求項5】上記セラミック基材が酸化物系セラミック である請求項2に記載の通電発熱体。

【請求項6】上記酸化物系セラミックがアルミナ系セラ ミック、抵抗発熱材料のミクロ組織が珪化物組織である 請求項5に記載の通電発熱体。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、通電発熱体にかか わり、さらに詳しくは、セラミック絶縁基材の表面に抵 抗発熱材料の被膜が溶融融着した構造の通電発熱体に係 わるものである。

[0002]

【従来の技術】伝熱性の良いセラミック板にヒーター回 路を焼き付けると温度むらの小さい面状発熱体が得られ る。セラミックヒーターと称せられるこの種のヒーター には次のような構造と特性が求められている。

- 回路とセラミックの密着強度が高い。
- ② ヒーター回路材が耐酸化性に優れ、高温でも使用で
- ③ ヒーターの発熱密度の大きなこと。つまりヒーター 回路の電気抵抗が高いこと。そして最も重要なことは安 40 価に大型品を製造できることである。

しかしながら現状では次の二つのタイプがあるに過ぎな い。すなわち、

(1) あらかじめ焼結されたセラミック板に電熱金属の 回路を焼き付けたタイプ。

このタイプは白金や白金合金あるいは銀等の貴金属の粉 末にガラスを混合したペーストを回路模様に焼結した構 造である。欠点は、

①セラミックの片面に焼き付けるタイプ (片面焼付け) に限られる。つまり回路を焼き付けられた面はむき出し 50 になっているので、用途によってはこの部分を絶縁する 必要がある。

②電熱回路の密着強度が弱く剥がれやすい欠点がある。 ③最高使用温度はバインダーに使ったガラスの融点に制 限され、せいぜい400~500℃で、1000℃以上 の様な高温使用は不可能である。

(2) セラミック焼結時に電熱回路を一体的に焼き付け

このタイプはセラミックのグリーンシートにタングステ ン等の高融点金属の粉末ペーストを回路模様に印刷し、 印刷回路の上にさらにグリーンシートを重ね、加圧して 一体的に焼結した構造である。最終的な構造はセラミッ クの板の中に電熱回路が内蔵された構造(両面焼付け) で、電熱回路の両面はセラミック板である。(1)の欠 点、つまり電熱回路がむき出しになる欠点は解消される

①逆に回路をセラミックでくるむ必要があるために、

周 端部まで回路を形成できず、周端部の温度が下がる欠点 がある。均一な温度分布得難い。

20 ②薄肉の平板状のものは、焼成時ソリが発生する。ソリ のないもの得るためには加圧焼結が必要。この方法には セラミックの焼成時に発生する変形の問題が根源的に存 在する。変形のない大型寸法のものは得難い。また三次 元形状体も不可能。金型が必要なために、少量品ではコ ストが極めて高くなる。

②電熱金属はセラミックの焼成温度で溶融しないタング ステン、モリブデン等の高融点金属に限定される。 タングステン、モリブデンは酸化に弱い欠点があり、電 熱回路を包むセラミックには無欠陥、完全機密性が要求 30 される。大気中での高温長時間使用に問題がある。ま た、タングステン、モリブデン等は電気抵抗小さく、発 熱密度も小さい問題もある。セラミックヒーターには以

上のような問題がある。

[0004]

【0003】一方、二珪化モリブデン(MoSi2)に 代表される珪化物は、耐酸化性に極めて優れ、大気中、 高温まで通電発熱できる材料としてよく知られるところ である。これら珪化物発熱体の最大の欠点は非常に脆い ことである。この脆さゆえに通常ガラス粉末を混ぜてあ る程度の強度を持つ板や棒に焼結して使用しているが、 このバインダーにガラスを使用しているために、耐熱性 にも問題がある。また、珪化物そのものが高温で軟化す る性質があり、発熱体が垂れて変形する問題がある。

【発明が解決しようとする課題】本発明は、かかる状況 に鑑みてなされたもので、その目的とするところは、

●基材として予め焼結されたセラミックを使用し、目的 に応じて電熱回路の片面焼付け、両面焼付けのいずれに も適用でき、

②加圧も必要とせず、上記したセラミック焼成時の歪み の問題も解消でき、

- ③回路とセラミックの密着強度が高く、
- ●耐酸化性に優れ、大気中高温でも使用でき、
- ⑤大型品、三次元形状体でも安価に製造でき、
- ⑥抵抗が高く、ワット密度の高いヒーターも可能な新しい構造の通電発熱体を提供せんとするものである。

[0005]

【課題を解決するための手段】上記問題は次の手段によって解決できる。 すなわち、

- 1. 電気絶縁性の窒化物系あるいは炭化物系セラミック 基材の表面に、ミクロ組織が珪化物単体組織あるいは珪 10 化物とSiの混在組織あるいはSi単体組織からなる抵 抗発熱材料の被膜が融着した構造からなることを特徴と する通電発熱体。
- 2. 電気絶縁性のセラミック基材の表面に、0.5%以上の活性金属を含有し、かつミクロ組織が珪化物単体組織あるいは珪化物とSiの混在組織からなる抵抗発熱材料の被膜が融着した構造からなることを特徴とする通電発熱体。
- 3. 上記セラミック基材が窒化アルミニウム系セラミック、抵抗発熱材料のミクロ組織が珪化物とSiの混在す 20 る組織である上記1あるいは2のいずれかにに記載の通電発熱体。
- 4. 上記セラミック基材が窒化ケイ素系セラミック、抵 抗発熱材料のミクロ組織が珪化物とSiの混在する組織 である上記1あるいは2のいずれかに記載の通電発熱 体。
- 5. 上記セラミック基材が酸化物系セラミックである上記2に記載の通電発熱体。
- 6. 上記酸化物系セラミックがアルミナ系セラミック、 抵抗発熱材料のミクロ組織が珪化物組織である上記 5 に 30 少なくとも珪化物(あるいは複珪化物)がマトリックス 記載の通電発熱体。 から消滅することはない。なお、本発明では「玤化物」

[0006]

【発明の実施の形態】電気絶縁性の窒化物系、炭化物系 セラミックの代表的なものとして窒化アルミニウムセラ ミック、窒化ケイ素セラミック、炭化ケイ素セラミック がある。本発明の電気絶縁性の窒化物系、炭化物系セラ ミックとは、これら窒化アルミニウムセラミック、窒化 ケイ素セラミック、炭化ケイ素セラミック単体、および これらのセラミックと他の窒化物、炭化物、ホー化物、 酸化物セラミックとの複合セラミックを包含する。これ 40 ら窒化物、炭化物セラミックの中で、とりわけ窒化アル ミニウム系セラミックは熱伝導性に優れているので、通 電発熱体の基材として最も好適に使用できる。基材とし て二枚のセラミックを用い、この二枚のセラミックの間 に抵抗発熱材料の膜を挟み、二枚のセラミックの両面に 融着させた構造の、いわゆる両面焼付けタイプの通電発 熱体の場合、二枚のセラミックは必ずしも同じセラミッ クである必要はないが、線膨張係数は近似したセラミッ クを選定する方がよい。

【0007】Siと全率固溶体を作る元素、例えばGe 50 0℃以上)では軟化、変形するいう発熱体として欠点が

を除いて、Siはほとんどの金属と珪化物を作る。XはSiと珪化物を作る元素とすると、X-Si合金のSiの変化によるミクロ組織の基本的な変化は次のようになる。

- ① Siが徐々に増えていくと、ある組成のところで最初の珪化物を形成する。ここの組成をSi(1)とする。Si<Si(1)の区域では、Xなる金属のマトリックスにXなる金属の珪化物相が混在する組織。あるいはSiが多少固溶したXなる金属のマトリックスにXなる金属の珪化物相が混在する組織。
- ② Si(1)からさらにSiが増加すると、組成のことなる珪化物が次々と現れ、ある組成Si(2)を過ぎたところから珪化物とSiの混在する共晶が現れる。Si(1)はX元素の最もリッチな珪化物、Si(2)はSiの最もリッチな珪化物である。
- $Si(1) \leq Si \leq Si(2)$ の区域では、 この区域は、一種あるいは二種以上の珪化物の混在組織。
- ② Si(2)を過ぎてSi(100%)未満までの問 Si(2) < Si < Si(100%)</p>

この区域は、Siと珪化物の混在する組織。

- ④ Si=100%ではSiの多結晶組織となる。ここで、上記したX-Siの二元系に第3,第4,第5,…元素が添加されても、組織そのものの基本的な骨格、つまりマトリックスに珪化物が存在するという基本的な骨格は変わらない。つまり第3,第4,第5,…元素はマトリックスに固溶されるか、珪化物に固溶されて複珪化物を形成するか、あるいは、ほかの化合物を形成してマトリックスに晶出、あるいは析出するかであり、少なくとも珪化物(あるいは複珪化物)がマトリックスから消滅することはない。なお、本発明では「珪化物」なる表現は、本来の珪化物と複珪化物を含めた総称として使用した。
- 【0008】 ①の一部 (Si≥5%)、②、③、④の組成範囲は溶融すると窒化物系、炭化物系セラミックに濡れて融着する。
- 【0009】通電発熱体としては、 \bigcirc の融着する組成(Si \geq 5%)、および \bigcirc 、 \bigcirc 、 \bigcirc の組成範囲が使用できる。とりわけ \bigcirc 、 \bigcirc 、 \bigcirc の組成範囲が好適である。
- ②、③、④の組成は、上記した電気絶縁性の窒化物、炭化物セラミックに対して融着性がある上に、
- 1. 線膨張係数が4~8×10⁻⁶ (とくに③、④の組成範囲は4~6×10⁻⁶)で、必要に応じて、ミクロ組織の中の珪化物の量を調整することによって線膨張係数を調整でき、基材のセラミックと整合させることができ、融着界面での熱応力を極小に抑制し、高温まで安定し、発熱体の剥離防止に対して極めて有利である。また③、④の組成範囲は、融点も低いので融着温度を低くできる利点がある。そして珪化物は高温(おおむね100

あるが、セラミックに融着させることによって変形は防止され、しかも融着界面で応力緩和がなされるので、欠点はむしろ有利な性質になる。つまり珪化物、あるいは珪化物を含む組織の金属は高温使用のヒーターを目的としてセラミックに融着させる被膜としては極めて好適である。

2. 大気中、高温(1000℃以上)での耐酸化性に優れている。大気中、高温使用を考えた場合、①の区域より②、③、④の組成範囲が耐酸化性に優れ、しかも3. 電気抵抗が大きいので抵抗回路の長さを短くでき、単位面積当たりのワット密度の大きいヒーターが得られる。以上の様な理由で、通電発熱体としては①の区域より②、③、④の組成範囲、とりわけ③、④の組成範囲が好ましい。

【0010】 \bigcirc の区域は熱膨張係数が大きく、かつ電気抵抗が小さいので、熱応力を小さくし、電気抵抗を大きくするために被膜厚さを薄くする必要がある。好ましくは、膜厚は20 μ m以下、最も好ましくは10 μ m以下がよい。融着膜が20 μ mを越えると剥離しやすくなる。 \bigcirc の区域では、 \bigcirc Cr-Si系、Cr-Si-活性金 20 属系合金は熱膨張係数が比較的小さく、耐酸化性にも優れているので好ましい。

【0011】上記したX-Si合金のX元素としては、 Cr, Mo, W、Fe, Ni, Co, B, Pおよび活 性金属、およびPt, Pd、Rh, Ir, Cu、Agお よびその他の珪化物形成元素等を目的に応じて適宜選択 できる。また、これらの元素は目的に応じて一種あるい は二種以上を適宜混ぜて使用してよい。例えば二種以上 の元素の添加はミクロ組織の珪化物の微細化に効果があ る。添加量は、上記②、③のミクロ組織を形成する範 囲、つまり珪化物生成範囲、珪化物とSiを形成する範 囲であれば適宜選択できるが、最も好ましい範囲は、3 のミクロ組織になる範囲、つまり珪化物とSiの混在す る組成範囲である。③の範囲はミクロ組織の中の珪化物 の量を調整することによって線膨張係数と電気抵抗を適 宜調整でき、しかも融点が低く、低い温度でセラミック に融着させることができるので、この点でも有利であ る。以上これらの元素の中でとくに好ましいのは、活性 金属元素である。

【0012】また、上記元素以外の元素でもミクロ組織 40 を変えない範囲なら添加してもよい。たとえばSiに固溶してSiの電気抵抗を下げる元素、あるいは珪化物の中に侵入してその珪化物の特性(電気抵抗、線膨張係数、融点等)を変化させる元素は目的に応じて適宜添加してよい。不純物半導体の製造で、P形半導体、N型半導体を作るために高純度Siに3価、5価の金属を極微量(ppm~ppb単位)添加して電気抵抗を低下させることが行われているが、これは本発明でも有効であり、これは前者の場合に相当する。すなわち、ミクロ組織の一部を構成するSiの中に3価、5価の元素を微量 50

含有させることによってその電気抵抗を変える方法は本発明融着膜の電気抵抗の調節法としても有効な方法である。なお、その他電気抵抗を下げる方法としては、使用するSiの原料素材に微量元素(Fe, P, Al, C等)が含有されている鋳造用Si原料を使用するのも効果的であり、また、高純度シリコン原料にB, Al, P等の3価、5価の元素、あるいはその他の元素を微量添加して電気抵抗を調整するのも勿論有効である。なお、B, Pは共にSiに微量固溶もされ同時に珪化物も形成10 する。

【0013】 Si は本来半導体で極めて高抵抗であるが、不純物として見做される微量元素はSi の導電性を著しく改良するので、本発明Si 原料には上記したような微量元素が含まれるSi がむしろ好適である。また、珪化物の中に侵入してその珪化物の特性(電気抵抗、線膨張係数、融点等)を変える元素の好例は、 $MoSi_2$ の中に侵入して($MosAl_3$) Si_2 なる複珪化物を形成するAl の場合がある。この場合、 $MoSi_2$ の融点2060℃が1800℃に下がる。

【0014】GeはSiと同じような性質の元素で、Siと珪化物を作らず、すべての割合で全率固溶体を作ることができるので、目的、用途に応じて適宜添加できる。融点、電気抵抗の調節元素として有効である。

【0015】活性金属とはセラミックに対して濡れ、拡 散を促進する元素で、本発明では、V, Nb, Ta, T i, Zr, Hf, Y, Mn, Ca, Mg, 希土類元素お よびアルミニウム等々を活性金属と表現した。Siに活 性金属が添加されると、濡れが著しく促進され、濡れ角 が小さくなる。この結果、融着させる融着膜の厚さを薄 くして薄膜化が可能になり、電気抵抗を大きくさせるの に顕著な効果がある。また融着強度も向上する。濡れ性 の改善は、0.1%程度の微量添加から効果が現れてく るが、実用的な効果を得るためには、0.5%以上の添 加がよい。Si-活性金属の二元合金の場合、活性金属 の量が増えると相対的にSIの量が減る。大気中の耐酸 化性を考慮した場合、Siは少なくとも3%以上、最も 好ましくは、②、③の領域、つまり珪化物領域以上、添 加した方がよい。因みに、Si-Ti合金のばあい、8 4%近傍で、Ti₃Siの組成の珪化物が生成される。 Ti: 46%付近でTiSi。なる珪化物が生成され る。Tiが46%未満つまりSiが54%を越えるとT

る。Tiが46%未満つまりSiが54%を越えるとTiSi2とSiの共晶が現れる。したがって、 $\mathbb Q$ の区域は、Ti:84%を越えて100%までの範囲。 $\mathbb Q$ の区域はTi:46~84%、 $\mathbb Q$ の区域は、0.5%以上46%未満までの範囲である。したがってSi-Ti二元合金で大気中の耐酸化を考慮した場合、Tiの上限はおおむね84%である。なおもちろん第3、第四、…の元素が添加されれば当然上限値は変化する。またもちろんSiをCr等の耐酸化性付与元素で置き換えるようにしてもよい。

【0016】Siと活性金属が共存する組成では、前記 した窒化物、炭化物以外、酸化物セラミック一般に融着 するようになる。したがって基材に酸化物セラミックを 選択できる。

【0017】酸化物セラミックの種類は、融着させる抵 抗発熱材料の線膨張係数に応じて、その線膨張係数と整 合するように適宜選択すればよい。概ね(3~9)×1 0 の範囲の線膨張係数を持つ酸化物の中から、適宜そ の種類を選択するようにすればよい。基材にアルミナ 系、クロミア系、ジルコニア系セラミックを使用したと 10 き、融着金属の組成は、2の珪化物組成が最も好まし い。
珪化物の線膨張係数は概ね5~9×10⁻⁶の範囲 に分布するので、これらの中からアルミナ系、クロミア 系, ジルコニア系セラミックのそれに近似したものを選 択することができ、線膨張係数の整合を計ることができ

【0018】融着層には、主に電気抵抗等の調整のため に必要に応じて融着材料に不溶解のセラミック発熱体 (SiC, ZrO2等) あるいはその他絶縁セラミック の粉末、繊維、あるいは融着金属に難溶解性の、例えば 20 高融点珪化物、ホー化物等の金属間化合物の発熱体の粉 末、繊維、あるいは高融点金属粉末、繊維等を適宜混合 させてもよい。あるいは融着材料をバインダーとしてこ れら発熱体の粉末、繊維を結合させ、同時に基材セラミ ックに融着させてもよい。融着材料はろう材としても使 用でき、セラミック基材にセラミック、金属、金属間化 合物の発熱抵抗体の箔、板、線を接合して使用できる。 例えば金属箔使用の場合、二枚のセラミックにW, Mo 等の金属箔を挟み、全面ろう材でくるむ様にロー付する とW、Moの耐酸化性の問題も同時に解消できる。

【0019】基材セラミックに融着させる融着膜の厚さ は、薄いほど有利である。薄いほど電気抵抗が大きくな るので発熱回路の長さを短くできる利点がある。また、 融着界面での熱応力が小さくなり、高温、長期間使用が 可能になる。融着膜の厚さはおおむね数 μ m~500 μ mの範囲が最もよい。

【0020】本発明の抵抗発熱膜は、一枚のセラミック 基材の片面に融着させる片面融着タイプ、二枚のセラミ ックの間に挟んで両方のセラミックに融着させる両面融 着タイプのいずれにも適用できる。

【0021】両面融着タイプでは、回路と回路の間の隙 間に溶融金属が浸透して回路が短絡する場合がある。こ の問題に対しては、回路と回路の間、二枚のセラミック の隙間を融着金属膜の厚さよりも広く開けておくと短絡 防止に効果がある。具体的には、融着する前に回路と回 路の間部分にあらかじめ溝を形成して重ね合わして融着 するとよい。

【0022】抵抗発熱膜の融着は、所定の成分組成に調 整した金属粉末をセラミック融着面に塗着して、あるい

を加熱、溶融、融着させる。また融着面に溶射、スパッ タリング、PVD、CVD等の成膜手段で融着させる金 属の膜を成膜しておき、これを加熱、溶融、融着させる ようにしてもよい。また、成分の一部を成膜しておき、 ほかの元素は粉末塗着、金属箔貼着して溶融、融着させ てもよい。融着するときの雰囲気は、真空、還元、不活 性雰囲気がよい。

【0023】抵抗発熱膜をセラミック基材の片面に融着 させる片面融着タイプと二枚のセラミックに挟んで融着 させる両面融着タイプでは、抵抗発熱膜の厚さの均一 性、平坦性、均一融着性は両面融着タイプが優れてい る。また片面融着タイプではセラミック基材と抵抗発熱 膜の線膨張係数に違いがあると融着後セラミックが多少 変形することもある。また加熱時セラミック面が多少変 形することもある。一方線膨張係数が同じあるいは近似 した二枚のセラミックに挟んで融着させると、抵抗発熱 膜とセラミック基材の線膨張係数に多少の違いがあって も融着後変形が発生しない、また加熱時に変形が発生し ない特徴がある。均一加熱、温度分布の均一性の観点か らは、両面融着構造が好ましい。

【0024】また、両面融着構造では、発熱回路の外に むき出しの部分は融着膜の厚さに相当する部分(端面) だけであるので、耐蝕、耐酸化に関しては極めて好適な 構造である。さらに厚さに相当する部分のむきだしにな った部分はゾルーゲル法でセラミック膜を被覆したり、 あるいは無機接着剤を隙間に埋めたり、あるいはガラス 封着したり、あるいはセラミック基材の周囲を融着金属 で封止したりして外部から保護できる。

【0025】融着させる温度は少なくとも融液の出現す る温度、つまり固相線温度以上が必要で、最も好ましく は液相温度以上がよい。

【0026】融着金属のSi原料としては、半導体用途 のSiから、金属鋳物で成分調整に使用するSiまで適 宜選択使用できる。鋳物用途ではFe, C, P, A1等 の微量元素が含有されており、これら微量元素はSiの 導電性をよくするので、本発明には有効である。また半 導体用途の不純物が添加されたSi (P型半導体、N型 半導体)も本発明では有効である。

【0027】なお、ここで本発明の抵抗発熱材料の融着 40 膜は、ほかの抵抗発熱材料の膜と途中で適宜つなぎ合わ せて(つまり本発明融着膜にほかの抵抗発熱材料の膜を 重ねて焼き付けてつなぎ合わせる構造)使用しても良 い。すなわち、従来のセラミック板に抵抗発熱材料の膜 を焼き付けた構造のセラミックヒーターの途中の一部を 本発明の抵抗発熱材料の融着膜にしてつなぎ合わせる構 造にしても良い。また本発明の抵抗発熱材料の融着膜の 途中の一部を従来の抵抗発熱材料の膜を焼き付けたもの にして、これをつなぎ合わせて使用しても良い。とくに 端子部分は本発明の抵抗発熱材料の融着膜にするのが有 は所定成分に調整した金属箔を回路模様に貼着し、これ 50 効である。すなわち端子をセラミックに接合する材料と

の膜を回路模様に被覆し、二枚のセラミックを重ね合わせて加熱、溶解して融着させる。融着金属の膜はスパッ

タリング、PVD, CVD等の方法で形成する。

10

して本発明融着合金は好適であるので、この端子は本発明合金で融着し、この端子に従来の抵抗発熱材料の膜を焼き付けて使用するようにすると良い。あるいは端子接合と端子付近の発熱回路の一部を本発明合金の融着膜で形成し、本発明融着回路に従来の抵抗発熱材料の膜を焼き付けて使用するようにすると良い。また、従来のタングステン同時焼成構造型セラミックヒーターの端子接合用ろう材としても本発明融着合金は好適である。

③ ①と②を折衷した方法、つまり成膜と粉末の塗布の 両方を使って回路模様を描き、加熱、溶解して融着させ る。あるいは

【0028】次に本発明の構造を図面によって説明する。図1~3は本発明の片面融着構造の実施の形態を説 10明した図である。図1はパイプ状のセラミック基材の表面全面に珪化物あるいは、珪化物+Si、あるいはSiの膜を融着させた構造、図2はセラミックの丸棒に螺旋状に珪化物あるいは、珪化物+Si、あるいはSiの膜を融着させた構造、図3は板状のセラミック基材に回路模様に融着させた構造を説明した図である。

④ それぞれのセラミックの接合面にあらかじめ金属を 融着させて融着膜を形成しておき、この膜をショットブ ラスト等の方法で除去加工して回路模様を形成する。

【0029】図1で、1は窒化アルミ、窒化ケイ素、アルミナ、クロミア等のセラミックパイプからなる基材、2は基材に融着した珪化物、あるいは珪化物+Si、あるいはSiの融着層。融着層の両端は、機械的あるいは20冶金的な手段で、外部電源に連結された導体と接続され

模様を形成された二枚のセラミックを位置をよく合わせ て重ね合わせ、加熱、再溶融して二枚のセラミックを接 合する。以上のような方法である。

【0030】図2は丸棒の基材に螺旋状の融着膜が形成された例。図3は板状基材に配線回路模様の融着膜が形成された例である。これらの模様の形成は、融着金属の粉末を模様状に塗布して融着させるような方法でもよいし、いったん全面に融着膜を形成し、エッチング、ブラスト等の除去加工によって不要な部分を除去して目的の

模様を形成するようにしてもよい。

【0033】図7のように、それぞれのセラミックの接合面にあらかじめ金属を融着させて融着膜6を形成しておき、この膜をショットブラスト、エッチング等の方法で除去加工して回路模様を形成した後、重ね合わせて、加熱して(必要に応じて加圧加熱して)融点以下の温度で焼結する方法でもよい。

【0031】図5~16は本発明の両面融着構造の実施の形態を説明した図である。図5は融着金属のヒーター回路の一例を示した図であり、実際の構造は、このヒーター回路が二枚のセラミック基材に挟まれ、セラミックの両面に融着した構造である。図5で、1は融着金属のヒーター回路、2,3は電源との接続端子である。図6はこの様なヒーター回路が二枚のセラミック基材に挟まれた構造のものであり、その、A-A断面図である。図7は図6の構造の製造工程の一例を示した図である。図8は、ヒーター回路の短絡防止の構造を説明した図である。

【0034】図6,7の構造のように二枚のセラミックにヒーター回路を挟んで融着させる構造では、融着金属が横に浸透し、回路が短絡する場合がある。金属膜が厚くなるほど短絡が起こりやすくなる。短絡に対しては、図8のように、回路と回路の間の隙間に溝7を形成して、セラミック板の間隙を広くするよい。

【0032】図6で、融着金属のヒーター回路3は二枚のセラミック基材4,5の間に挟まれ、融着している。融着金属はヒーター回路であると同時に、二枚のセラミックを接合するろう材の役割も果たしている。回路の形成は、例えば次のような方法でなされる。

【0035】二枚のセラミックにヒーター回路を挟んで融着させた場合、二枚のセラミックの間には融着金属のヒーター回路の厚さに相当する隙間が残る。隙間があると、用途によっては異物が混入して回路の短絡が起こることもある。端面の隙間の封止は重要な問題になることがある。端面対止には、セラミック端面の周りを図9のような融着金属の帯で囲って、閉回路8を形成し、この閉回路8をセラミックの両面に融着させることによって封止することも有効な方法である。封止閉回路8の融着はヒーター回路を融着させるときに同時に行い。ヒーター回路の融着金属と同じ金属を融着させてもよいしたあるいはヒーター回路の融着金属と同じ融着条件で融着できる材料を使用すればよい。また、他の封止方法としては、セラミック接着剤を含浸させて固化させてもよい。また、ガラスを融着させてもよい。

① 二枚のセラミックの一方、あるいは両方に融着金属の組成に調整した金属粉末を回路模様に塗着して、二枚のセラミックを重ね合わせて加熱、溶解して融着させる。あるいは

【0036】 [図9の説明] 図9は、二枚のセラミックの一方あるいは両方のヒーター回路形成面にヒーター回路の融着金属を図のように塗着し、同時に金属閉回路8模様にヒーター回路の融着金属と同じ金属あるいはヒーター回路の融着金属と同じ融着条件で融着できる材料を塗着し、重ね合わせて同時に加熱、融着させた構造を示した図である。ヒーター回路、閉回路8共にセラミックの中に隠され表には出てこないので点線で表示した。ヒーター回路と閉回路は互いに電気的に絶縁されている。

② 二枚のセラミックの一方、あるいは両方に融着金属 50 は次のような接続構造が有効である。

【0037】ヒーター回路の端末と外部電源との接続に は次のような接続構造が有効である。

① 使用したセラミック基材の線膨張係数と近似した線 膨張係数を有する金属の端子をロー付して、該金属端子 とリード線を接続する。図10~11の構造。図10は 回路の端末に直接端子金属をロー付した構造、図11は 回路の端末をセラミック基材の外表面まで引き出し、外 表面でロー付した構造。すなわちセラミック基材の一方 に回路引き出し用の二つの孔(単相の場合)、三つの孔 (三相の場合)を穿孔し、孔の内面に沿って融着金属で メタライズして外まで回路を引き出し、引き出したとこ ろでロー付する。あるいは引き出し用の孔に近似した線 10 膨張係数を有する金属(Mo, W等)のリード線を直接 差し込みリード線と孔の隙間もロー材で埋めて回路の端 末と直接ロー付した構造でもよい。あるいは孔を細径孔 にし、融着金属で孔を埋めてしまい、外に導通させ、リ ード線とロー付する。片面融着構造では、回路端末にセ ラミック基材と線膨張係数が近似した金属のリボン端子 をロー付し、リボン端子と外部リード線を電気的に接続 する方法もよい。また、図12のようにセラミック小片 9をヒーター回路の上に接合しておき、小片9の孔にリ い。ろう付けは、融着金属そのものを使用して回路形成 時、端子も同時にロー付してもよいし、あるいは回路形 成後耐酸化性の優れた高温ろう、たとえばNiろう等を 使用してロー付してもよい。セラミック基材が窒化アル ミニウム系セラミック、窒化ケイ素系セラミック、炭化 ケイ素系セラミックの場合、端子材料はMo, W、ある いは窒化アルミニウム系セラミック、窒化ケイ素系セラ ミック、炭化ケイ素系セラミックの多孔体に融着金属を 含浸させて作った複合材料の端子等も好適である。金属 端子、リード線は、中実材のほか、線を束ねたもの、箔 30

を重ねたもの、あるいは織布状等々、適宜選定してよ 61

12

[0038]

【実施例】実施例によって本発明を説明する。

実施例1 (両面融着タイプ)

セラミック基材:窒化アルミニウム、窒化ケイ素、炭化 ケイ素、アルミナの4種類の基材使用。炭化ケイ素は電 気抵抗 10^{11} Ω ・cmのものを使用。

基材の寸法 : 10×30×0.6mmの板。

融着金属 : 上記セラミック基材 (窒化アルミニウ ム、窒化ケイ素、炭化ケイ素、アルミナ)の上に、図1 3に示すように、2mm幅で22mmの長さで下記組成 (表1) に調合した金属粉末をポリビニルアルコールの エタノール溶液と混ぜてペースト状となし、これを塗布 した後、図14に示した両端に孔(φ1mm)の開いた 同じセラミック基材を重ね合わせ、乾燥後、加熱溶融し て図15のように融着させた。孔間の距離20mm。S iの原料は、半導体基板を破砕して粉にしたものと、9 9. 999%純度(Al, Mg, Ca, Na≦1pp ード線を差込み、ロー付けして固定するようにしてもよ 20 m)の粉末使用。半導体基板を破砕して粉にしたものは BドープしたP型Si。BドープしたP型Siの抵抗値 は $0.0\sim0.1\Omega$ ・cm。BドープしたP型Siを使 用した試料は「P型Si」と表示。表示のない試料は9 9.99%純度の粉末使用。加熱雰囲気は、真空(5 ×10⁻⁵ Torr)、アルゴン。融着金属のミクロ組 織は、上記した②、③、④のミクロ組織になる範囲、つ まり珪化物生成範囲、珪化物とSi混在組織を形成する 範囲、Si単体組織、この三つの組成成分を選んだ。 【表1】

> 番号 粉末の組成 基材 融着温度(℃) ミクロ組織 膜厚 (μm) 1 Si ALN 1460 Si多結晶 $100 \mu m$ 電気抵抗: $80(\Omega)$ P型Si (Bドープ) アルゴン雰囲気

2 Si-25%Ti ALN 1400 Si+珪化物 $50 \mu m$ 電気抵抗: 8.5(Ω)

| 3 | S i - 5 0 % 電気抵抗: | | 1 5 | 20 | 珪化 | 上物 | 10 μm |
|-----|-------------------------|--|-----|-----|------|--------|--------|
| 4 | Si-25% 電気抵抗: | | 1 5 | 5 0 | Si | i +珪化物 | 45μm |
| 5 | Si-10% 電気抵抗: | | 14 | 6 0 | Si | i +珪化物 | 60μm |
| 6 | Si-37% 電気抵抗: | | 1 4 | 0 0 | \$ i | i +珪化物 | 5 5 μm |
| 7 | Si-20%Z 電気抵抗 : | | | 0 | Si- | 上珪化物 | 6 0 µm |
| 8 | S i - 1 8 T i 電気抵抗 : | | 1 4 | 3 0 | Si- | - 珪化物 | 5 O μm |
| 番号 | お末の組成 | | | 基材 | 融着活 | 温度 (℃) | 膜厚(μm) |
| 9 | Si-6%Nb- 電気抵抗: 1 | | | | | | |
| 1 0 | S i -18%] 電気抵抗: | | | | | | - |

11 Si - 15%TaALN 1450 $70 \,\mu \text{m}$ 電気抵抗:5.0(Ω) ミクロ組織: Si+珪化物 12 S i - 10%VSiC 1480 $60 \mu m$ 電気抵抗:7.0(Ω) ミクロ組織: Si+珪化物 13 Si-15%Ti-10%Zr ALN 1450 $50 \mu m$ 電気抵抗: 7. 0 (Ω) ミクロ組織: Si+珪化物 14 Si-15%Y SiC 1480 $60 \mu m$ 電気抵抗:5.0 (Ω) ミクロ組織: Si+珪化物 15 Si-5%Cr-5%Ni $30 \mu m$ SiC 1450 電気抵抗:11.0 (Ω) ミクロ組織: Si+珪化物 16 Si-10%Co ALN 1450 $20 \mu m$ 電気抵抗:15.0 (Ω) ミクロ組織: Si+珪化物 雰囲気 : アルゴン雰囲気 17 Si-50%Ti $A 1_2 O_3 1550$ $10 \mu m$ 電気抵抗: 1.8(Ω) ミクロ組織: 珪化物 18 (Mos AL₃) Si₂ Al₂O₃ 1900 $10 \mu m$ 電気抵抗 : 0.8 (Ω) アルゴン雰囲気 ミクロ組織: 複珪化物

基材: ALNは窒化アルミ

SiCは炭化ケイ素

SiNは窒化ケイ素

AlaO。は高純度アルミナ

雰囲気は、番号1,16,18がアルゴン雰囲気、他は 真空雰囲気

電気抵抗は、図15の二つの孔に抵抗測定用の電極を差 し込んで測定した。

【0039】実施例2(加熱テスト)

実施例1の試料に交流電圧を印加して加熱テストした。 5分で500℃まで加熱し、常温まで放冷。これを10 0回繰り返した。いずれの試料にもヒーターの剥離、割 れはなかった。次に融着金属の耐酸化性テストした。実 施例1の試料を1000℃に5時間加熱した。融着被膜 の酸化による電気抵抗の変化も認められなかった。

【0040】実施例3(被膜の均一融着性の比較) ヒーター回路をセラミック基材の片面だけに融着させた もの(片面融着構造)と、二枚の基板に挟んで両方のセ 50 ^{- 5} Torr)で加熱、融着させた。高純度Siの試料

ラミックに融着させた構造(両面融着構造)のものにつ いて被膜の厚さムラ(凹凸、平坦性),幅のムラ、表面 性状について比較をした。

セラミック基材: 室化アルミニウム

基材の寸法 : 100×100×0.6mmの板。 : 融着金属としては濡れ性のことなる 融着金属 二つの成分選択高純度Si (99.999%)、Si-40 25%Tiを選択して比較することとした。

Si粉末(粒度325メッシュアンダー)をポリビニル アルコールのエタノール溶液と混ぜてペースト状とな し、これを上記窒化アルミニウム基材の表面に図16の 回路模様に印刷した。回路の幅:10mm、回路と回路 の間隔:5mm

片面融着試料は、片面に印刷した試料を乾燥後、真空中 (5×10⁻⁵ Torr) で加熱、融着させた。両面融 着試料は、印刷した上に、さらに同じセラミックの板を 位置を整合させて重ね合せ、乾燥後、真空中(5×10

は1450℃に加熱して融着させた。Si-25%Ti の試料は1400℃に加熱して融着させた。 結果

17

[片面融着試料] 高純度Siの試料は、被膜が盛上が り、凹凸のある被膜。また、回路パターンの幅も当初の 印刷された幅よりも狭くなることが観察された。Si-25%Tiの試料は、凹凸がほとんどない平坦な被膜が 形成された。回路パターンの幅も当初の印刷された幅と ほぼ同じ回路が形成された。片面融着試料は融着させる 金属の濡れ性の違いにより被膜の平坦度、凹凸の程度に 10 違いが生ずることが観察された。

[両面融着試料] 一方、二枚のセラミックに挟んで融着 させた両面融着試料は、高純度Siの試料、Si-25 %Tiの試料共、両面からセラミック板で挟んでいるた めに、被膜の盛り上りもなく完全融着し、平坦で、凹凸 起伏のない被膜が形成された。また回路パターンの幅も 当初の印刷された幅とほぼ同程度の幅で融着していた。 両面融着試料は融着させる金属の濡れ性に違いがあって も、平坦で凹凸起伏のない被膜が融着することが観察さ 均一性、回路幅の均一性の点では片面融着タイプよりも 優れていることが確認できた。

【0041】実施例4(融着構造と加熱時の変形量の比 較テスト)

セラミック基材: 窒化アルミニウム

基材の寸法 : 10×110×0.6mmの板。

: Si - 25%Ti融着金属

: 99.999%純度(A1, Mg, Si原料

Ca, Na≦1ppm)

エタノール溶液と混ぜてペースト状と成し、これを上記 セラミックの板(下板)の片面全面に塗布し、乾燥後、 両端に直径1mmの孔(孔間の距離:100mm)を開 けた同じセラミック板(上板)を重ね合わし、真空中

(5×10⁻⁵ Torr)で1400℃に加熱溶融し て、二枚のセラミックを融着させた。また、比較のため に上記セラミックの板の片面全面に塗布し、乾燥後、真 空中(5×10⁻⁵ Torr)で1400℃に加熱溶 融して融着させた片面融着の試料も作成した。

[結果] 二種類の試料(両面融着、片面融着試料)を融 着後、両端に交流電圧を印加して500℃に5分で昇温 した。この時、片面融着試料は200ミクロンの反りが 発生した。一方両面融着タイプはほぼ皆無であった。両 面融着構造は片面融着構造に比較して加熱時の変形防止 に著効があることが判明した。

【0042】実施例5

セラミック基材:窒化アルミニウム、炭化ケイ素、窒化 ケイ素の3種類の基材使用。炭化ケイ素は、電気抵抗: $10^{11} \Omega - cm$ のものを使用。

基材の寸法 : 10×30×0.6mmの板。 融着金属 : 上記セラミック基材の片面に、図4 に示すように、2mm幅、22mmの長さで、下記組成 (表2) に調合した金属粉末をポリビニルアルコールの れた。両面融着タイプは、被膜の平坦性、つまり厚さの 20 エタノール溶液と混ぜてペースト状となし、これを極く 薄く塗布し、乾燥後、加熱、溶融して融着させた。

S1の原料は、半導体基板を破砕して粉にしたものと、 99.99%純度の粉末を使用。半導体基板を破砕し て粉にしたものはBドープしたP型Si。Bドープした P型Siの抵抗値は、0.0~0.1Ω·cm。Bドー プしたP型Si使用した試料は「P型Si」と表示。表 示のない試料は99.999%純度の粉末使用。加熱雰 囲気は、真空(5×10⁻⁵ Torr)、アルゴン。融 着金属のミクロ組織は、上記した②、③、④のミクロ組 上記組成に調合した粉末金属をポリビニルアルコールの 30 織になる範囲、つまり珪化物生成範囲、珪化物とSi混 在組織を形成する範囲、Si単体組織、この三つの組成 を選んだ。電気抵抗は20mmの距離で測定した。

【表2】

| 番号 | 粉末の組成 | 基材 | 融着温度(℃) | ミクロ組織 | 膜厚(μm) |
|----|------------------------------|------------|---------|----------------------|---------|
| 1 | S i 電気抵抗:200 | ALN (Ω) | | S i 多結晶 ドープ)アルゴン3 | |
| 2 | Si-25%Ti 電気抵抗:7.0 | ALN (Ω) | 1400 | Si+珪化物 | 5 0 μm |
| 3 | Si-50%Ti 電気抵抗: 1. | | | | 2 0 μm |
| 番号 | 粉末の組成 | | 基材 | 融者温度 (℃) | 膜厚 (μm) |
| | i — 2 5%C r — 1 烫抵抗: 10(Ω | | | | 4 0 μm |

| | <i>0</i> 1 | 22 |
|----|--|--------|
| 5 | Si-10%Mo-0.5%Ti SiN 1460 電気抵抗: 7.5(Ω) ミクロ組織: Si+珪化物 | |
| 6 | Si-37%Hf ALN 1400 電気抵抗:6.0 (Ω)ミクロ組織: Si+珪化物 | 70μm |
| 7 | Si-20%Zr ALN 1480 電気抵抗:8.0 (Ω)ミクロ組織: Si+珪化物 | |
| 8 | Si-15%Ta ALN 1450 電気抵抗:6.0 (Ω) ミクロ組織:Si+珪化物 | 50μm |
| 9 | Si-10%V SiC 1480 電気抵抗:6.0 (Ω) ミクロ組織:Si+珪化物 | 80 µm |
| 10 | Si-15%Ti-10%Zr ALN 1450 電気抵抗:8.0 (Ω) ミクロ組織:Si+珪化物 | 7 0 μm |
| 11 | Si-15%Y SiN 1480 電気抵抗:6.0 (Ω) ミクロ組織:Si+珪化物 | 40μm |
| 12 | Si-5%Cr-5%Ni SiC 1450 電気抵抗:7.0 (Ω) ミクロ組織:Si+珪化物 | 5 0 μm |
| 13 | Si-10%Co ALN 1450 電気抵抗:6.0 (Ω) ミクロ組織:Si+珪化物 | |
| | | |

基材:ALNは窒化アルミ、SiCは炭化ケイ素、SiNは窒化ケイ素、雰囲気は、番号1,3,13がアルゴン、他は真空。電気抵抗は、20mm長さ間の抵抗を測定した。

【0043】実施例6 (加熱テスト)

実施例 5 の試料に交流電圧を印加して加熱テストした。 5 分で 5 0 0 \mathbb{C} まで加熱し、常温まで放冷。これを 1 0 0 回繰り返した。いずれの試料にもヒーターの剥離、割 40 れはなかった。次に融着金属の耐酸化性テストした。実施例 5 の試料を 1 0 0 \mathbb{C} \mathbb{C} 5 時間加熱した。融着被膜の酸化による剥落、および電気抵抗の変化も認められなかった。

[0044]

【発明の効果】本発明は以上詳記したように、珪化物、Siあるいは珪化物とSiの混合組織の電熱材料の膜をセラミック基材に融着させた複合構造の電熱材料であって、電熱材料の脆さと高温で軟化する欠点が改良され、しかも薄膜化されたもので、ヒーター被膜の密着強度、

耐剥離性、大気中での耐酸化性に優れ、急加熱、高温加熱に耐え、耐久性に優れ、構造が簡単で安価に製造できる利点も有し、産業上極めて有意義な発明である。

【図面の簡単な説明】

【図1】 図1は本発明の実施の形態を説明した図である。

【図2】 図2は本発明の実施の形態を説明した図である。

【図3】 図3は本発明の実施の形態を説明した図である。

【図4】 図4は実施例の説明図。

【図5】 図5は融着金属のヒーター回路の一例を示した図である。

【図6】 図6は図5のA-A-断面図である。

【図7】 図7は図6の構造の製造工程の一例を示した図である。

【図8】 図8はヒーター回路の短絡防止の構造の説明50 図。

【図9】 図9はセラミック端面の封止構造の説明図。

【図10】 図10はヒーター回路の端末に端子を接続 した構造の説明図。

【図11】 図11はヒーター回路の端末に端子を接続 した構造の説明図。

【図12】 図12はヒーター回路の端末にリード線を 接続した構造の説明図。

【図13】 図13は実施例の説明図。

【図14】 図14は実施例の説明図。

【図15】 図15は実施例の説明図。

【図16】 図16は実施例の説明図。

【符号の説明】

1 …セラミック基材

2 …融着層

3 … ヒーター回路 4,5 … セラミック基材

6 … 融着膜

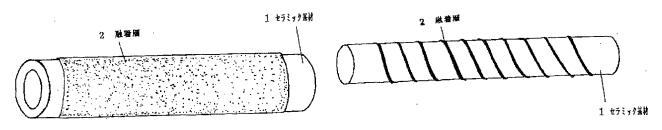
7 … 溝

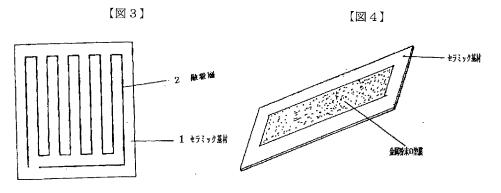
8 … 閉回路

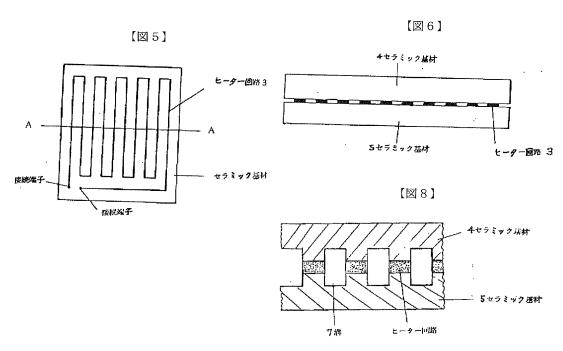
9 … セラミック小片

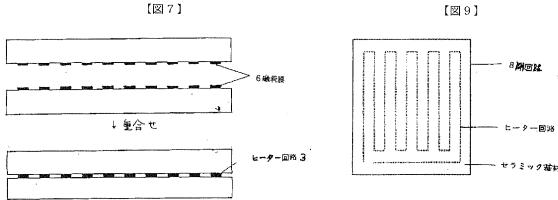
【図1】

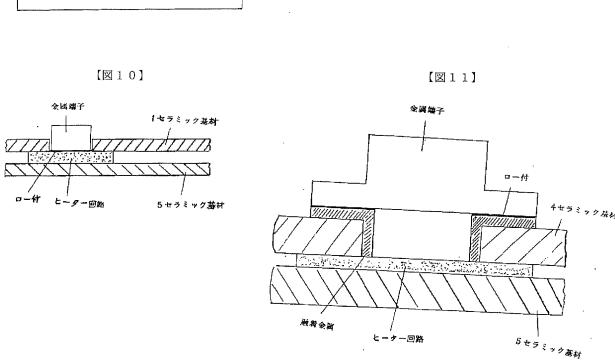
【図2】

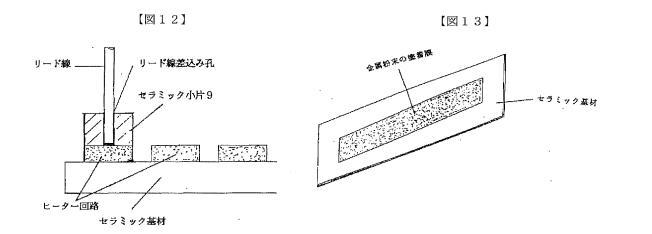




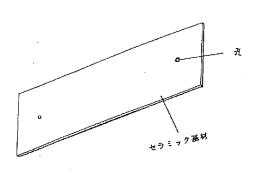




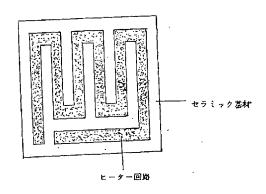




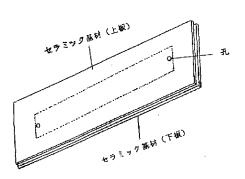
【図14】



【図16】



【図15】



フロントページの続き

(31)優先権主張番号 特願平8-204088

(32)優先日

平8 (1996) 6 月29日

(33)優先権主張国

日本(JP)

(31)優先権主張番号 特願平8-279832

(32)優先日

平8 (1996) 9月12日

(33)優先権主張国 日本(JP)

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-144459

(43)Date of publication of application: 29.05.1998

(51)Int.Cl.

H05B 3/20

(21)Application number: 09-148390

(71)Applicant:

MIYATA SEIICHIRO

(22)Date of filing:

30.04.1997

(72)Inventor:

MIYATA SEIICHIRO

(30)Priority

Priority number: 08146408

Priority date: 05.05.1996

Priority country: JP

JP

08152823 08163577 08204088

09.05.1996

JP

20.05.1996 29.06.1996 08279832 12.09.1996

JP JP

(54) CONDUCTIVE HEATING ELEMENT

(57)Abstract:

PROBLEM TO BE SOLVED: To improve defects such as brittleness and softening of electrothermal materials at a high temperature and provide a conductive heating element having its superior adhesion strength of a heater film, release resistance, and oxidation resistance properties by fusing a film made of a micro-tissue resistance heating material consisting of silicide simple tissue, a blended tissue of the silicide and Si, or Si-simple tissue on a surface of a ceramic base material.

SOLUTION: A silicide or the silicide and Si, or Si film is fused on a full surface of a pipe-shaped ceramic base material 1, and a fusion layer 2 is formed. Otherwise, the silicide, the silicide and Si, or Si is fused spirally around a ceramics round rod. Still otherwise, one of these is fused around a planar ceramic base material in a circuit pattern. For the base material 1, an aluminum nitride, silicon nitride, alumina, chromia, or the like is employed. At both ends of the fusion layer 2, there is connected to a conductor coupled with an external power source by a mechanical or metallurgical means. This conductive heating element stand steep heating and high-temperature heating and has superior durability.

